|  |
| --- |
| **北 京 邮 电 大 学**  **实 验 报 告**  **课程名称\_\_\_\_\_\_\_\_\_\_\_\_数字逻辑\_\_\_\_\_\_\_\_\_\_\_\_**  **实验名称\_\_\_\_\_\_基本门电路与三态门\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**  **\_\_\_\_\_计算机\_学院\_2020211305\_\_\_\_\_班 姓名\_\_倪玮昊\_\_\_\_**  **教师\_\_\_\_赵学达\_\_\_\_ 成绩\_\_\_\_\_\_**  **\_2021\_\_\_年\_\_11\_\_月\_\_17\_\_日** |

|  |
| --- |
| **74LS86:**  **电路图如下： 04QXY$RG$$BW%9IMG~G0DLJ**  **00:**  **04QXY$RG$$BW%9IMG~G0DLJ**  **10:**  **A`K0_KB[TP7SA$DN93X`XRH**  **01:**  **}UNF]T66SG}T1EWU6FL}800**  **11:**  **DCBU{%$30LT{WVGVV56AXLG**  **真值表：**  **A B Y**  **0 1 1**  **1 0 1**  **0 0 0**  **1 1 0** |

|  |
| --- |
| **74LS125：**  **电路图如下：**  **MMA5Z0$Y$S%C(HGR7P~6`14**  **11:**  **MMA5Z0$Y$S%C(HGR7P~6`14**  **01：**  **W_PUUVT_2L`568AFDYCEWN4**  **10：**  **ADG6{7Z{}C12]]E1AZR]12D**  **00:**  **PQ}{M%DYRD7PLQF~PB%1GXI**  **真值表：**  **A B Y**  **1 1 0**  **0 1 0**  **1 0 1**  **0 0 0** |

|  |
| --- |
| **74LS12(仿真）：**  **电路图如下：**  **1W~%MSYAOCF[@KAYHDXQZR9**  **000：**  **1W~%MSYAOCF[@KAYHDXQZR9**  **001:**  **}[$VVDLPJ4CKX1RXG3XOZ@O**  **010:**  **(PUYD$}1@IK8M3RG0_[$~RE**  **011:**  **2}N{H`2Y5@G__HPMD$IE6EX**  **100:**  **GC80JDB[3QWARJMC(@U~%(7**  **101:**  **UV22ZSTX@7OQ64ILN{XSFGX**  **110:**  **{6)SU52F75_1@SPG5}GL5GJ**  **111:**  **}32F8KZ2AXEFUM12)1RCC1B**  **真值表：**  **A B C Y**  **0 0 0 1**  **0 0 1 1**  **0 1 0 1**  **0 1 1 1**  **1 0 0 1**  **1 0 1 0**  **1 1 0 1**  **1 1 1 1**  **74LS125构成总线的电路:**  **F1H}CNQ8)P{8TKWF_F994BJ**  **00:**  **(015J7L_E~E)TVV[4L4D0GG**  **01:**    **10:**  **]`8X8AT63}`BA_V~(@`B]~S**  **11:**  **Y`]EZLN)P7XCAJ[0LO63(6F** |

|  |
| --- |
|  |

|  |
| --- |
|  |

|  |
| --- |
|  |

|  |
| --- |
|  |